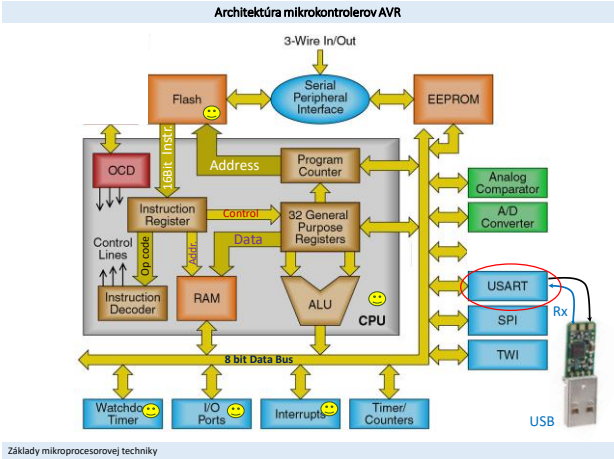


Týždeň	Prednášky	Cvičenia
1.	Úvod do predmetu-Číselné sústavy v elektronike; kódovane čísel- Jazyk C- Úvod do digitálnej elektroniky.	Inštalácia:—IDE Microchip Studio -driver pre Arduino- kit
2.	Polovodičové pamäte	Práca s Microchip Studio, definovanie projektu
3.	Atmega328; pamäť; generovanie hodinových signálov; manažment napájania; reset	Práca s Microchip Studio preklad; simulácia projektu
4.	Vstupy-výstupy	Práca so vstupmi a výstupmi
5.	Externé a interné prerušenia; Watchdog-časovač	Práca s prerušeniami Výber zadania na zápočet
6.	Sériové komunikačné prostriedky-USART – Tx	Práca s USART – TX. Práca na zadani
7.	Sériové komunikačné prostriedky USART - Rx	Práca s USART – RX. Práca na zadani
8.	TC0 - Normal mode, Fast PWM mode	Práca s TC0. Práca na zadani
9.	TC0 – Fázovo korektná a CTC PWM	Práca s TC0. Práca na zadani
10.	A/D prevodník	Programovanie A/D. Práca na zadani
11.	EEPROM, FUSE bity	Programovanie EEPROM. Práca na zadani
12.	I2C zbernica	Zápočet - Praktická práca s MCU
13.	Predtermín	Zápočet - Praktická práca s MCU

Základy mikroprocesorovej techniky

1



Základy mikroprocesorovej techniky

2

ATmega328P – Univerzálny Synchronný/Asynchronný Prijímač/Vysielateľ – USART (24.) (90-104)

UDR0 – USART Data Register 0

UCSR0A, UCSRB0, UCRS0C

USART Control and Status Register 0 A, B, C

UBRR0L – USART Baud Rate Register 0 Low

UBRR0H – USART Baud Rate Register 0 High

UBRR0 = UBR0H * 0x100 + UBR0L

Režim USART-u a určenie prenosovej rýchlosti: (Table 24-1)

• Asynchronný normálny mód

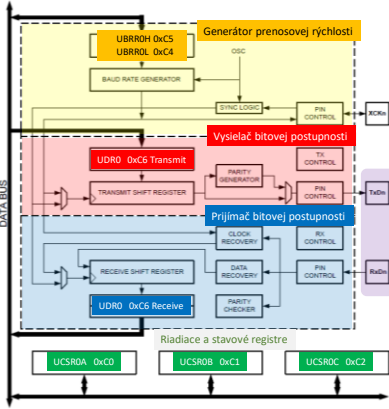
$$Baud = \frac{f_{osc}}{16 * (UBRR0 + 1)}$$

• Asynchronný 2x rýchlosť mód

$$Baud = \frac{f_{osc}}{8 * (UBRR0 + 1)}$$

• Synchronný Master mód (SPI – Serial Peripheral Interface)

$$Baud = \frac{f_{osc}}{2 * (UBRR0 + 1)}$$



Základy mikroprocesorovej techniky

3

Príklad prijmu znaku z UARTu testovaním bitu RXC0 (Polling)

Prijímač USART príznačným bitom UCSR0A, RXC0 - Receive Complete (prijem kompletný) signalizuje, že v dátovom registri UDR0 sú prítomné nespracované dáta procesorom. Testovaním tohto bitu je možné presunúť prijatý bajt do požadovanej premennej.

```
//-----  
int main (void) {  
    char znak;  
  
    while(1) {  
        if ((UCSR0A & (1<<RXC0))) {  
            znak = UDR0;  
            USART_Transmit(_znak);  
        }  
    }  
    //-----  
}
```

Name: UCSR0A
Offset: 0x00
Reset: 0x20
Property: -

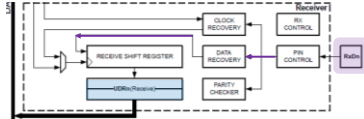
Bit	7	6	5	4	3	2	1	0
RXC0	TXC0	UDRE0	FEO0	DOR0	UFPE0	UDR0	MPCM0	
Access	R	R/W	R	R	R	R/W	R/W	
Reset	0	0	1	0	0	0	0	

Základy mikroprocesorovej techniky

5

ATmega328P – režim UART – príjem dát (24.8)

- Prijem dát cez vývod Rx (PD2) sa povoľuje nastavením bitu UCSRB0.RXEN.
- Prijem dát sa začne, keď sa zistí platný štart bit na vývode Rx.
- Každý bit, ktorý nasleduje po štart bite, sa zapisuje do posuvného registra.
- Po prijatý stop bitu je frame kompletný a v posuvnom registri sa nachádza práve prijatý bajt.
- Obsah posuvného registra (prijatý bajt) sa presunie do dátového registra UDR0 a nastaví sa bit UCSR0A.RXC0, ktorý signalizuje, že bajt bol prijatý. UDR0 môže prijať až dva bajty.



Bit 7 – RXC0: USART Receive Complete
Bit 6 – TXC0: USART Transmit Complete
Bit 5 – UDRE0: USART Data Register Empty
Bit 4 – FEO0: Frame Error
Bit 3 – DOR0: Data OverRun
Bit 2 – UFPE0: USART Parity Error
Bit 1 – UZC0: Double The USART Transmission Speed
Bit 0 – MPCMD0: Multi-processor Communication Mode

Name: UCSR0A
Offset: 0x00
Reset: 0x20
Property: -

USART Control and Status Register 0 A

Bit	7	6	5	4	3	2	1	0
RXC0	TXC0	UDRE0	FEO0	DOR0	UFPE0	UDR0	MPCM0	
Access	R	R/W	R	R	R	R/W	R/W	
Reset	0	0	1	0	0	0	0	

Základy mikroprocesorovej techniky

4

Príklad prijmu znaku z Rx testovaním bitu RXC0 (Polling)

UART_Rx.c

```
int main (void) {  
    char znak = 'B'; //inicializacia funkcie blikania  
  
    wdt_enable(WDTO_25); //zmena MDT na 25sec  
    DDRA |= (1<<PORTB5); //nastavenie vývodu LED na výstup  
    USART_Init (UBRR0); //inicializacia UART  
    USART_Transmit_Text ("InTEST komunikacie Tx a Rx");  
    USART_Transmit_Text ("Voz - Led On");  
    USART_Transmit_Text ("VW - Led Off");  
    USART_Transmit_Text ("vNB - Blikanie Led");  
  
    while(1) {  
        wdt_reset();  
        if ((UCSR0A & (1<<RXC0))) { //ak je znak v UDR0, tak ho načítaj  
            znak = UDR0;  
            USART_Transmit (1F); USART_Transmit (CR); USART_Transmit (znak);  
            switch (znak) {  
                case 'Z': USART_Transmit_Text ("-Led On"); PORTB |= (1<<PORTB5); break;  
                case 'V': USART_Transmit_Text ("-Led Off"); PORTB &= ~(1<<PORTB5); break;  
                case 'B': USART_Transmit_Text ("-Blikanie Led");  
                default: USART_Transmit_Text ("-Napomaz"); break;  
            }  
        }  
        if (znak == 'B') { //ak je znak B blikaj  
            PORTB |= (1<<PORTB5); _delay_ms (50);  
            PORTB &= ~(1<<PORTB5); _delay_ms (500);  
            PORTB |= (1<<PORTB5); _delay_ms (50);  
            PORTB &= ~(1<<PORTB5); _delay_ms (1000);  
        }  
    }  
}
```

Základy mikroprocesorovej techniky

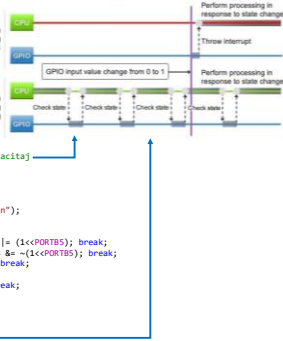
6

Příklad příjmu znaku z Rx testováním bitu RXC0 (Polling) a vyslání textu.

UART_Rxb.c

```
int main (void) {
    char znak = 'B'; //inicializacia funkcie
    wdt_enable(WDTO_25); //zmena WDT na 25sec
    DDRC |= (1<<PORTB5); //nastavenie vyvodu LED n
    USART_Init (UBRR); //inicializacia UART
    sei();
    USART_Transmit_Text ("nTEST Komunikacie Tx a Rx");
    USART_Transmit_Text ("nR - Reset MCU");
    USART_Transmit_Text ("nV - Led OFF");
    USART_Transmit_Text ("nB - Blikanie led");

    while(1) {
        wdt_reset();
        if ((UCSRBA & (1<<RXC0))){ //ak je znak v UD0R, tak ho nacitaj
            znak = UD0R;
            sprintf(buffer, "n%d302X %c-", znak, znak);
            USART_Transmit_Text(buffer);
            switch (znak) {
                case 'R': USART_Transmit_Text("Softverovy resetn");
                    wdt_enable(WDTO_15MS);
                    while (1);
                case 'Z': USART_Transmit_Text("--Led On"); PORTB |= (1<<PORTB5); break;
                case 'V': USART_Transmit_Text("--Led Off"); PORTB &= ~(1<<PORTB5); break;
                case 'B': USART_Transmit_Text("--Blikanie led"); break;
                case 't': USART_Transmit_Text("INT0 Enabledn");
                    EIFR |= 1<<INTF0; EIMSK |= 1<<INT0; break;
            }
        }
        PORTB |= (1<<PORTB5); _delay_ms (50);
        PORTB &= ~(1<<PORTB5); _delay_ms (500);
        PORTB |= (1<<PORTB5); _delay_ms (50);
        PORTB &= ~(1<<PORTB5); _delay_ms (1000);
    }
}
```



Základy mikroprocesorovej techniky

7

ATmega328P – režim UART – príjem s využitím prerušenia (24.8.3)

- Ak je bit UCSRB.RXCIE0 nastavený na log. 1 (povolené generovanie prerušenia), potom ak je ukončený príjem (UCSRA.RXC0), vykoná sa prerušenie 19 - *USART Rx Complete*.

ISR USART_RX_vect (void) {

19	0x0024	USART_RX	USART Rx Complete
20	0x0028	USART_UDRE	USART Data Register Empty
21	0x002C	USART_TX	USART Tx Complete

Name: UCSRB0															
Offset: 0x1C															
Reset: 0x00															
Property: Bit 7 – RXCIE0: Rx Complete Interrupt Enable															
USART Control and Status Register 0 B															
	RXCIF0	TXCIF0	UDRIF0	RXEN0	TXEN0	UCSRZ0	RXBD0	TXBD0							
Access	R/W	R/W	R/W	R/W	R/W	R/W	R	R	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0

Základy mikroprocesorovej techniky

8

Příklad příjmu textového příkazu s prerušením USART Rx vect

```
#define BUFLen 10
#define STX 0x02
#define ETX 0x03

char RxBuf[11];

ISR (USART_RX_vect) //prerušenie od RXCIE0
{
    if (UD0R == STX) {i = 0; return;}
    if (i < BUFLen) RxBuf[i++] = UD0R;
    if (UD0R == ETX) RxBuf[i--] = '\0';
}

int main (void) {
    while(1) {
        wdt_reset ();
        if (istrcmp (RxBuf, "Reset")) {
            while (1);
        }
    }
}
```

0 (NULL) sa používa na identifikáciu konca refazca alebo pofa znakov. Definovaný refazec je štandardne ukončený s 0.

- zistenie dĺžky refazcov - *strlen ()*,
- spájanie dvoch refazcov - *strcat ()*,
- porovnanie dvoch refazcov - *strcmp ()*.

char str1[6] = "Hello"; automaticky ukončí refazec znakom 0
char str2[6] = {'H', 'e', 'l', 'l', 'o', '\0'};
char str3[6] = {0x48, 0x65, 0x6C, 0x6C, 0x6F, 0x00};

RxBuf[0]-> R
RxBuf[1]-> e
RxBuf[2]-> l
RxBuf[3]-> l
RxBuf[4]-> o
RxBuf[5]-> '\0'



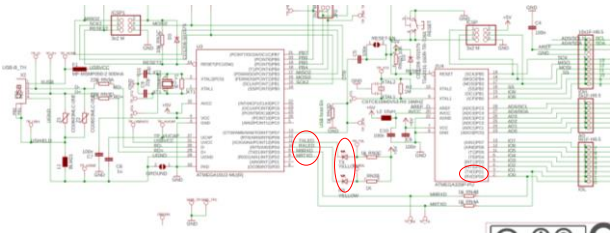
	RXCIF0	TXCIF0	UDRIF0	RXEN0	TXEN0	UCSRZ0	RXBD0	TXBD0							
Access	R/W	R/W	R/W	R/W	R/W	R/W	R	R	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0

Základy mikroprocesorovej techniky

9

ATmega328P – režim UART Arduino UNO

Asynchronná sériová komunikácia mikrokontroléra ATmega328P sa realizuje pomocou vývodov PD1 (TXD) a PD0 (RXD).



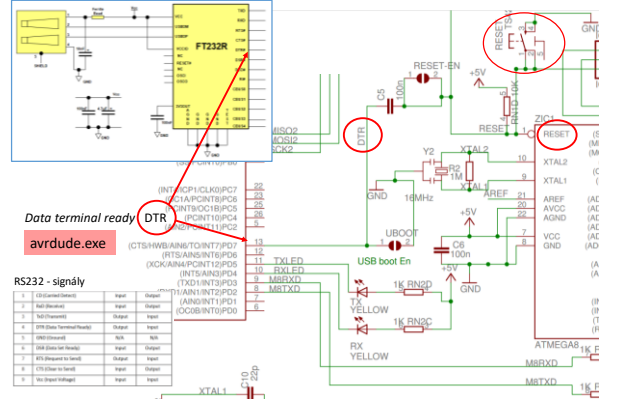
Na vývojovej doske *Arduino UNO* sú tieto vývody prepojené s prevodníkom *SERIAL/USB* (FT232 alebo, ATmega16), ktorý zabezpečuje obojstrannú komunikáciu mikrokontroléra ATmega328P s počítačom cez USB zbernicu.

Aktivitu na týchto dvoch vodičoch je možné sledovať na pomocou dvoch *led diód* označených RX a TX, ktoré ovláda prevodník *SERIAL/USB*.

Základy mikroprocesorovej techniky

11

Resetovanie MCU signálom DTR za účelom nahrávania nového programu pomocou Bootloader-u.



Data terminal ready DTR

avrdude.exe

RS232 - signály

1	CTSHWBI/INT0/INT7/PD7	Input	Output
2	INT0/INT7/PD7	Input	Output
3	INT0/INT7/PD7	Input	Output
4	INT0/INT7/PD7	Input	Output
5	INT0/INT7/PD7	Input	Output
6	INT0/INT7/PD7	Input	Output
7	INT0/INT7/PD7	Input	Output
8	INT0/INT7/PD7	Input	Output
9	INT0/INT7/PD7	Input	Output
10	INT0/INT7/PD7	Input	Output

Základy mikroprocesorovej techniky

12